

【特許請求の範囲】

【請求項 1】 電気光学素子からなる複数の画素がマトリクス状に配列された表示装置をアクティブ駆動する駆動回路であって、

第1の電位を供給する第1の電源線及び前記第1の電位よりも低い第2の電位を供給する第2の電源線のいずれか一方に電気的に接続される第1の端子と、

前記第1及び前記第2の電源線のいずれか一方に前記電気光学素子を介して電気的に接続される第2の端子と、を含み、

前記電気光学素子が第1の動作状態であるときには、前記第1の端子は前記第1の電源線に電気的に接続され、かつ、前記第2の端子は前記電気光学素子を介して前記第2の電源線に電気的に接続された状態となり、

前記電気光学素子が第2の動作状態であるときには、前記第1の端子は前記第2の電源線に電気的に接続され、かつ、前記第2の端子は前記電気光学素子を介して前記第1の電源線に電気的に接続された状態となるタイミングが少なくともあること、を特徴とするアクティブマトリクス型表示装置の駆動回路。

【請求項 2】 前記電気光学素子の動作状態を制御するための駆動トランジスタと、

前記駆動トランジスタをオン状態に保持するための電荷を蓄積する容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、

前記容量素子を構成する一方の電極は前記第1の端子に電気的に接続され、前記容量素子を構成する他方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、

前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする請求項1記載のアクティブマトリクス型表示装置の駆動回路。

【請求項 3】 前記電気光学素子の動作状態を制御するための駆動トランジスタと、

前記駆動トランジスタをオン状態に保持するための電荷を蓄積する容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、

前記容量素子を構成する一方の電極は前記容量素子の充電期間にオフ状態になる選択トランジスタを介して前記第1の端子に電気的に接続され、

前記容量素子を構成する他方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、

前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレイン並びに前記選択トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする請求項1記載のアクティブマトリクス型表示装置の駆動回路。

【請求項 4】 前記電気光学素子の動作状態を制御するための駆動トランジスタと、前記駆動トランジスタをオン状態に保持するための電荷を蓄積する容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、

前記容量素子を構成する一方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、前記容量素子を構成する他方の電極はグランドに電気的に接続され、

前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする請求項1記載のアクティブマトリクス型表示装置の駆動回路。

【請求項 5】 請求項1乃至4のいずれかに記載のアクティブマトリクス型表示装置の駆動回路であって、前記電気光学素子が有機エレクトロルミネッセンス素子であることを特徴とするアクティブマトリクス型表示装置の駆動回路。

20 【請求項 6】 請求項1乃至5のいずれかに記載の駆動回路を備えるアクティブマトリクス型表示装置が実装されてなる電子機器。

【請求項 7】 第1の電位を有する第1の電源線と、前記第1の電位より低電位である第2の電位を有する第2の電源線と、前記第1の電源線と前記第2の電源線との間に電気的に配置された電子素子と、を備えた電子装置の駆動方法であって、

前記電子素子の一端を前記第1の電源線に電気的に接続するときは、前記電子素子の他端を前記第2の電源線に接続し、

前記電子素子の前記一端を前記第2の電源線に電気的に接続するときは、前記電子素子の前記他端を前記第1の電源線と電気的に接続すること、を特徴とする電子装置の駆動方法。

【請求項 8】 請求項7に記載の電子装置の駆動方法において、前記電子素子は電流により駆動される電流駆動素子であること、を特徴とする電子装置の駆動方法。

【請求項 9】 第1の電位を有する第1の電源線と、前記第1の電位より低電位である第2の電位を有する第2の電源線と、前記第1の電源線と前記第2の電源線との間に電気的に配置された電子素子と、を備えた電子装置であって、

前記電子素子の一端が前記第1の電源線に電気的に接続されるときは、前記電子素子の他端が前記第2の電源線に接続され、

前記電子素子の前記一端が前記第2の電源線に電気的に接続されるときは、前記電子素子の前記他端が前記第1の電源線と電気的に接続されること、

50 を特徴とする電子装置。

【請求項10】 請求項9に記載の電子装置において、前記電子素子は、データ信号を供給するデータ線と、走査信号を供給する走査線との交点に対応して配置された単位回路内に配置されていること、
を特徴とする電子装置。

【請求項11】 請求項10に記載の電子装置において、
前記単位回路は、前記電子素子の導通状態を制御する第1のトランジスタと、
前記走査線にゲート電極が接続された第2のトランジスタと、
前記第1のトランジスタのゲート電極に接続され、前記データ線により供給される前記データ信号に対応した電荷を蓄積する容量素子と、
を含むこと、
を特徴とする電子装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は有機エレクトロルミネッセンス(Electro Luminescence)素子(以下、「有機エレクトロルミネッセンス素子」と称する)などの電気光学素子を用いたアクティブマトリクス型表示装置の駆動回路及び電子機器及び電子装置の駆動方法及び電子装置に関し、特に電気光学素子の劣化を抑制するために電気光学素子に対し逆バイアス印加する機能を有した駆動回路及び電子機器及び電子装置の駆動方法及び電子装置に関する。

【0002】

【従来の技術】 電気光学素子の一つである有機エレクトロルミネッセンス素子からなる複数の画素をマトリクス状に配列することによって表示装置を実現できることが知られている。有機エレクトロルミネッセンス素子は、例えばMg:Ag、Al:Li等の金属電極による陰極と、ITO(Indium Tin Oxide)からなる透明電極による陽極との間に、発光層を含む有機積層薄膜を有す構成をとる。

【0003】 有機エレクトロルミネッセンス素子を用いたアクティブマトリクス型表示装置の駆動回路の一般的な構成が図8に示されている。同図において、有機エレクトロルミネッセンス素子は、ダイオード10として表記されている。また駆動回路1は、薄膜トランジスタ(TFT)からなる二つのトランジスタTr1、Tr2と、電荷を蓄積する容量素子2とから構成されている。

【0004】 トランジスタTr1及びTr2は共にPチャネル型のTFTであるものとする。同図中の容量素子2に蓄積された電荷に応じてトランジスタTr1がオン・オフ制御される。容量素子2への充電は、選択電位VSELをローレベルにすることでオン状態になったトランジスタTr2を介してデータ線V_{DATA}により行なわれる。トランジスタTr1がオンのとき、トランジスタT

r1を介して有機エレクトロルミネッセンス素子10に電流が流れる。この電流を有機エレクトロルミネッセンス素子10に流し続けることで有機エレクトロルミネッセンス素子10は継続して発光する。

【0005】 図8の回路に関する簡単なタイミングチャートが図9に示されている。図9に示されているように、データ書き込みを行う場合には、選択電位V_{SEL}をローレベルにすることでトランジスタTr2をオン状態とし、これにより容量素子2を充電する。この充電期間が

10 同図中の書き込み期間T_Wである。この書き込み期間T_Wの後、実際に表示を行う期間となる。この期間においては、容量素子2に蓄積された電荷によりトランジスタTr1がオン状態になる。この期間が同図中の表示期間T_Hである。

【0006】 また、図10には、有機エレクトロルミネッセンス素子の駆動回路の他の構成が示されている。同図に示されている駆動回路は、文献「The Impact of Transient Response of Organic Light-Emitting Diodes on the Design of Active Matrix OLED Displays」(1998 IEEE IEDM98-875)に記載されている。図10において、Tr1は駆動トランジスタ、Tr2は充電制御トランジスタ、Tr3は第1の選択トランジスタ、Tr4は容量素子2の充電期間にオフ状態になる第2の選択トランジスタである。

【0007】 ここでよく知られているようにトランジスタは同一規格のものでも特性にはばらつきがあり、従って、トランジスタのゲート電極に同一の電圧を印加したとしても必ずしもトランジスタに一定値の電流が流れる30 訳ではなく、これが輝度むら等の要因となることがある。これに対してこの駆動回路では、電流源4から出力されるデータ信号に応じた電流量に基づいて容量素子2に電荷が蓄積される。従って、データに応じた電流量に基づいて有機エレクトロルミネッセンスの発光状態を制御できる。

【0008】 トランジスタTr1～Tr4はすべてPチャネル型MOSトランジスタであり、選択電位V_{SEL}をローレベルにすることでトランジスタTr2及びTr3をオン状態にし、電流源4の出力に応じた値の電荷が容量素子2に蓄積される。そして、選択電位V_{SEL}がハイレベルとなり、Tr2およびTr3がオフ状態となった後に、この容量素子2に蓄積された電荷によりトランジスタTr1がオン状態となり、データ保持制御信号V_{gp}によりトランジスタTr4がオン状態になることで有機エレクトロルミネッセンス素子10に電流が流れる。

【0009】 図10の回路に関する簡単なタイミングチャートが図11に示されている。図11に示されているように、電流源4によるデータ書き込みを行う場合には、選択電位V_{SEL}をローレベルにすることにより、トランジスタTr2、Tr3をオン状態にして、容量素子2を

充電する。この充電期間が同図中の書込期間 T_W である。この書込期間 T_W の後、実際に表示を行う期間となる。データ保持制御信号 V_{gp} がローレベルの期間においては、トランジスタ T_{r1} がオン状態になり、この期間が表示期間 T_H になる。

【0010】図12には有機エレクトロルミネッセンス素子駆動回路のさらに別の構成が示されている。同図に示されている駆動回路は、特開平11-272233号公報に記載されている回路である。同図において、駆動回路は、オン状態になっているときに電源による電流を有機エレクトロルミネッセンス素子10に与える駆動トランジスタ T_{r1} と、このトランジスタ T_{r1} をオン状態に保持するための電荷を蓄積する容量素子2と、外部信号に応じて容量素子2への充電を制御する充電制御トランジスタ T_{r5} とを含んで構成されている。なお、有機エレクトロルミネッセンス素子10を発光させる場合、充電制御トランジスタ T_{r7} をオフ状態にするために電位 V_{rscan} をローレベルの状態に保持しておく。これにより、リセット信号 V_{rsig} は出力されない。尚、 T_{r6} は調整用のトランジスタである。

【0011】この駆動回路において、有機エレクトロルミネッセンス素子10を発光させる場合、トランジスタ T_{r5} をオン状態にし、データ線 V_{DATA} によってトランジスタ T_{r6} を介して容量素子2を充電する。この充電レベルに応じてトランジスタ T_{r1} のソースードレイン間のコンダクタンスを制御し、有機エレクトロルミネッセンス素子10に電流を流せば良い。すなわち、図13に示されているように、トランジスタ T_{r5} をオン状態にするために電位 V_{scan} をハイレベルの状態にすれば、トランジスタ T_{r6} を介して容量素子2が充電される。この充電レベルに応じてトランジスタ T_{r1} のソースードレイン間のコンダクタンスが制御され、有機エレクトロルミネッセンス素子10に電流が流れることになる。

【0012】

【発明が解決しようとする課題】ところで、有機エレクトロルミネッセンス素子に逆バイアスを印加することは、有機エレクトロルミネッセンス素子の長寿命化に有効な手段であることが知られている。この長寿命化については、例えば特開平11-8064号公報に記載されている。

【0013】しかしながら、同公報の方法では、有機エレクトロルミネッセンス素子に逆バイアス印加を行う場合、新たにマイナス電源などの追加電源を用意し、有機エレクトロルミネッセンス素子に逆バイアスをかけるように制御することが必要になる。

【0014】そこで本発明は、消費電力やコストの増加をほとんど伴わずに有機エレクトロルミネッセンス素子などの電気光学素子に逆バイアスを印加することのできるアクティブマトリクス型表示装置の駆動回路及び電子機器及び電子装置の駆動方法及び電子装置を提供することを目的とする。

【0015】

【課題を解決するための手段】本発明による第1のアクティブマトリクス型表示装置の駆動回路は、電気光学素子からなる複数の画素がマトリクス状に配列された表示装置をアクティブ駆動する駆動回路であって、第1の電位を供給する第1の電源線及び前記第1の電位よりも低い第2の電位を供給する第2の電源線のいずれか一方に電気的に接続される第1の端子と、前記第1及び前記第2の電源線のいずれか一方に前記電気光学素子を介して電気的に接続される第2の端子と、を含み、前記電気光学素子が第1の動作状態であるときには、前記第1の端子は前記第1の電源線に電気的に接続され、かつ、前記第2の端子は前記電気光学素子を介して前記第2の電源線に電気的に接続された状態となり、前記電気光学素子が第2の動作状態であるときには、前記第1の端子は前記第2の電源線に電気的に接続され、かつ、前記第2の端子は前記電気光学素子を介して前記第1の電源線に電気的に接続された状態となるタイミングが少なくともあること、を特徴とする。

【0016】また本発明による第2のアクティブマトリクス型表示装置の駆動回路は、前記電気光学素子の動作状態を制御するための駆動トランジスタと、前記駆動トランジスタをオン状態に保持するための電荷を蓄積する容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、前記容量素子を構成する一方の電極は前記第1の端子に電気的に接続され、前記容量素子を構成する他方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする。

【0017】また本発明による第3のアクティブマトリクス型表示装置の駆動回路は、前記電気光学素子の動作状態を制御するための駆動トランジスタと、前記駆動トランジスタをオン状態に保持するための電荷を蓄積する容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、前記容量素子を構成する一方の電極は前記容量素子の充電期間にオフ状態になる選択トランジスタを介して前記第1の端子に電気的に接続され、前記容量素子を構成する他方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレイン並びに前記選択トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする。

【0018】また本発明による第4のアクティブマトリクス型表示装置の駆動回路は、前記電気光学素子の動作状態を制御するための駆動トランジスタと、前記駆動トランジスタをオン状態に保持するための電荷を蓄積する

容量素子と、外部信号に応じて前記容量素子への充電を制御する充電制御トランジスタと、を更に含み、前記容量素子を構成する一方の電極は前記駆動トランジスタのゲート電極に電気的に接続され、前記容量素子を構成する他方の電極はグランドに電気的に接続され、前記第1の端子と前記第2の端子とが前記駆動トランジスタのソース及びドレインを介して電気的に接続されていること、を特徴とする。

【0019】要するに、駆動回路に対する第1電源と第2電源との接続状態をスイッチで切換えているので、電源を追加する必要もなく、消費電力やコストの増加をほとんど伴わずに有機エレクトロルミネッセンス素子に逆バイアスを印加することができる。この場合、一般的には、第1電源が V_{CC} で、第2電源がグランド(GND)であり、もともと用意されている電位を用いる。もっとも、有機エレクトロルミネッセンス素子を発光させるのに充分な電位差が確保できれば、それらに限定されることはない。

【0020】また本発明の第5のアクティブマトリクス型表示装置の駆動回路は、前記電気光学素子が有機エレクトロルミネッセンス素子であること、を特徴とする。

【0021】また本発明の第1の電子機器は、前記駆動回路を備えるアクティブマトリクス型表示装置が実装されてなる電子機器であること、を特徴とする。

【0022】また本発明の第1の電子装置の駆動方法は、第1の電位を有する第1の電源線と、前記第1の電位より低電位である第2の電位を有する第2の電源線と、前記第1の電源線と前記第2の電源線との間に電気的に配置された電子素子と、を備えた電子装置の駆動方法であって、前記電子素子の前記一端を前記第1の電源線に電気的に接続するときは、前記電子素子の他端を前記第2の電源線に接続し、前記電子素子の前記一端を前記第2の電源線に電気的に接続するときは、前記電子素子の前記他端を前記第1の電源線と電気的に接続すること、を特徴とする。

【0023】なお、「電気的に配置される」には、必ずしも直接電源線に電子素子が接続されている場合だけでなく、電源線と電子素子との間にトランジスタなどの他の素子が配置される場合も含まれるものとする。また、電子素子としては、例えば、液晶素子、電気泳動素子、エレクトロルミネッセンス素子などであり、また、電圧を印加、もしくは電流を供給することで駆動される素子を意味するものである。

【0024】また本発明の第2の電子装置の駆動方法は、上記電子装置の駆動方法において、前記電子素子は電流により駆動される電流駆動素子であること、を特徴とする。

【0025】すなわち、電子素子が電流駆動素子である場合には、この駆動方法により電子素子には正方向と逆方向の電流が流れることになる。

【0026】また本発明の第1の電子装置は、第1の電位を有する第1の電源線と、前記第1の電位より低電位である第2の電位を有する第2の電源線と、前記第1の電源線と前記第2の電源線との間に電気的に配置された電子素子と、を備えた電子装置であって、前記電子素子の一端が前記第1の電源線に電気的に接続されるときは、前記電子素子の他端が前記第2の電源線に接続され、前記電子素子の前記一端が前記第2の電源線に電気的に接続されるときは、前記電子素子の前記他端が前記第1の電源線と電気的に接続されること、を特徴とする。

【0027】また、本発明の第2の電子装置は、上記の電子装置において、前記電子素子は、データ信号を供給するデータ線と、走査信号を供給する走査線との交点に対応して配置された単位回路内に配置されていることを特徴とする。

【0028】また、本発明の第3の電子装置は、上記の電子装置において、前記単位回路は、前記電子素子の導通状態を制御する第1のトランジスタと、前記走査線にゲート電極が接続された第2のトランジスタと、前記第1のトランジスタのゲート電極に接続され、前記データ線により供給される前記データ信号に対応した電荷を蓄積する容量素子と、を含むこと、を特徴とする。

【0029】

【発明の実施の形態】次に、図面を参照して本発明の実施の形態について説明する。なお、以下の説明において参照する各図では、他の図と同等部分は同一符号によつて示されている。

【0030】図1は本発明による有機エレクトロルミネッセンス素子を用いたアクティブマトリクス型表示装置の駆動回路を示すブロック図である。同図に示されているように、本例の有機エレクトロルミネッセンス素子駆動回路1は、第1の端子Aを有する。第1の端子Aはスイッチ21により、第1の電位(V_{CC})を供給する第1の電源線、および、第1の電位よりも低い第2の電位(GND)を供給する第2の電源線のいずれか一方に、電気的に接続可能な構成となっている。

【0031】また、有機エレクトロルミネッセンス素子駆動回路1は、第2の端子Bを有する。第2の端子Bは

40 有機エレクトロルミネッセンス素子10を介してスイッチ22と電気的に接続されている。第2の端子Bは、スイッチ22により、第1の電位(V_{CC})を供給する第1の電源線、および、第1の電位よりも低い第2の電位(GND)を供給する第2の電源線のいずれか一方に、有機エレクトロルミネッセンス素子10を介して電気的に接続可能な構成となっている。尚、第1の電位(V_{CC})は、第2の電位(GND)よりも高い電位であり、例えば10V程度である。

【0032】有機エレクトロルミネッセンス素子10を50 発光させる場合(第1の動作状態)、すなわち表示を行

う場合には、スイッチ21を第1の電位(V_{CC})を供給する第1の電源線側に設定し、スイッチ22を第2の電位(GND)を供給する第2の電源線側に設定すれば良い。このとき、第1の端子Aは第1の電源線と電気的に接続され、第2の端子Bは有機エレクトロルミネッセンス素子10を介して第2の電源線と電気的に接続される。

【0033】一方、有機エレクトロルミネッセンス素子10を発光させない場合(第2の動作状態)、すなわち表示を行わない場合には、スイッチ21を第2の電位(GND)を供給する第2の電源線側に設定し、スイッチ22を第1の電位(V_{CC})を供給する第1の電源線側に設定すれば良い。このとき、第1の端子Aは第2の電源線と電気的に接続され、第2の端子Bは有機エレクトロルミネッセンス素子10を介して第1の電源線と電気的に接続される。このような電気的接続関係のときは、端子Bの電位が第1の電位(V_{CC})より大きくなることはないので、有機エレクトロルミネッセンス素子10に逆バイアスが印加されることになる。但し、上記のような電気的接続関係を、有機エレクトロルミネッセンス素子が第2の動作状態である全期間において続ける必要は無い。有機エレクトロルミネッセンス素子が第2の動作状態にある期間のうちの少なくとも一部期間において、上記のような電気的接続関係を保てれば良い。

【0034】このように、スイッチ21及び22の設定を切換えるだけで、有機エレクトロルミネッセンス素子に逆バイアスを印加することができる。そして、この場合、もともと用意されている電源やGNDを利用するため、新たにマイナス電源などの追加電源を用意する必要がないので、消費電力が増加したり、コストの増加を招くことはない。なお、これらのスイッチ21及び22は、トランジスタを組み合わせて簡単に実現できる。

【0035】

【実施例】図2は、第1の実施例による駆動回路の内部構成を示すブロック図である。同図においては、前述した図8の回路構成を駆動回路1としている。すなわち、駆動回路1は、有機エレクトロルミネッセンス素子10の動作状態を制御するための駆動トランジスタTr1と、このトランジスタTr1をオン状態に保持するための電荷を蓄積する容量素子2と、外部信号に応じて容量素子2への充電を制御する充電制御トランジスタTr2とを含んで構成されている。そして、駆動回路1においては、容量素子2を構成する一方の電極は第1の端子Aに電気的に接続され、容量素子2を構成する他方の電極は駆動トランジスタTr1のゲート電極に電気的に接続されている。さらに、駆動トランジスタTr1を構成する一方のソースまたはドレインは第1の端子Aに電気的に接続され、駆動トランジスタTr1を構成する他方のソースまたはドレインは第2の端子Bに電気的に接続さ

れている。このため、第1の端子Aと第2の端子Bとが駆動トランジスタTr1のソース及びドレインを介して電気的に接続されていることになる。

【0036】そして、第1の端子Aと第2の端子Bとの電気的接続状態をスイッチ21及び22によって切換えているのである。すなわち、有機エレクトロルミネッセンス素子10を発光させる場合(第1の動作状態)には、スイッチ21を電源電位 V_{CC} 側に設定し、スイッチ22をGND側に設定する。この状態において容量素子2を充電し、トランジスタTr1をオン状態にして有機エレクトロルミネッセンス素子10に電流を流せば良い。

【0037】一方、有機エレクトロルミネッセンス素子10を発光させない場合(第2の動作状態)には、スイッチ21をGND側に設定し、スイッチ22を電源電位 V_{CC} 側に設定すれば良い。この場合、図3に示されているように、選択電位 V_{SEL} を電源電位 V_{CC} に保つておく。第1の端子Aの電位(V_D)を電源電位 V_{CC} からGNDに低下させ、この低下後に、第3の端子Cの電位(V_S)をGNDから電源電位 V_{CC} に上昇させる。すると、駆動トランジスタTr1のゲート電位 V_1 は電位 V_D の変化に追従して低下する。通常、トランジスタTr1のゲート線には配線容量(図示せず)が付加されるが、その容量の大きさが容量素子2の容量に対して無視できる程度であれば、第1の端子Aの電位 V_D が電源電位 V_{CC} からGNDに変化したときには、トランジスタTr1のゲート電位 V_1 は電源電位 V_{CC} 分だけ低下する。このとき、第2の端子Bの電位は最大でも駆動トランジスタTr1のしきい値電圧(V_{th})であり、第3の端子Cの電位 V_S は電源電位 V_{CC} になるので、有機エレクトロルミネッセンス素子10に逆バイアスが印加されることになる。

【0038】このように、スイッチ21及び22の設定を切換えるだけで、有機エレクトロルミネッセンス素子に逆バイアスを印加することができる。そして、新たにマイナス電源などの追加電源を用意する必要がないので、消費電力が増加したり、コストが大幅に増大することはない。

【0039】図4は、第2の実施例による駆動回路の内部構成を示すブロック図である。同図においては、前述した図10の回路構成を駆動回路1としている。すなわち、駆動回路1は、有機エレクトロルミネッセンス素子10の動作状態を制御するための駆動トランジスタTr1と、このトランジスタTr1の導通状態を制御するための電荷を蓄積する容量素子2と、外部信号に応じて容量素子2への充電を制御する充電制御トランジスタTr2とを含んで構成されている。そして、駆動回路1においては、容量素子2を構成する一方の電極は第2の選択トランジスタTr4を介して第1の端子Aに電気的に接続され、容量素子2を構成する他方の電極は駆動トラン

ジスタTr1のゲート電極に電気的に接続されている。さらに、駆動トランジスタTr1の一端は第2の選択トランジスタTr4を介して第1の端子Aに電気的に接続され、駆動トランジスタTr1の他端は第2の端子Bに電気的に接続されている。このため、第1の端子Aと第2の端子Bとが、駆動トランジスタTr1及び選択トランジスタTr4のソース及びドレインを介して電気的に接続されることになる。

【0040】ここでよく知られているようにトランジスタは同一規格のものでも特性にはばらつきがあり、従って、トランジスタのゲート電極に同一の電圧を印加したとしても必ずしもトランジスタに一定値の電流が流れる訳ではなく、これが輝度むら等の要因となることがある。これに対してこの駆動回路では、電流源4から出力されるデータ信号に応じた電流量に基づいて容量素子2に電荷が蓄積される。従って、データに応じた電流量に基づいて有機エレクトロルミネッセンスの発光状態を制御できる。

【0041】この駆動回路において、第1の端子Aと第2の端子Bの電気的接続状態は、スイッチ21及び22によって、電源電位V_{CC}及びGNDに切換えられる。すなわち、有機エレクトロルミネッセンス素子10を発光させる場合には、スイッチ21を電源電位V_{CC}側に設定し、スイッチ22をGND側に設定し、さらにトランジスタTr1をオン状態にすると共にトランジスタTr4をオン状態にして、有機エレクトロルミネッセンス素子10に電流を流せば良い。

【0042】一方、有機エレクトロルミネッセンス素子10に逆バイアスを印加する場合には、スイッチ21をGND側に設定し、スイッチ22を電源電位V_{CC}側に設定すれば良い。この場合、図5に示すように、選択電位V_{SEL}を電源電位V_{CC}に、データ保持制御信号V_{gp}をGNDに保っておく。そして、第1の端子Aの電位V_Dを電源電位V_{CC}からGNDに低下させる。この低下後に、第3の端子Cの電位V_SをGNDから電源電位V_{CC}に上昇させる。なお、図5にはこの駆動回路における電流書き込み後の動作のみが示されている。

【0043】ノードDの電位V₁は、トランジスタTr4が常時オン状態であることから、第1の端子Aの電位V_Dが電源電位V_{CC}からGNDに低下したことに追従して、電源電位V_{CC}からトランジスタTr4のしきい値電圧V_{th}に低下する。このとき、通常であればトランジスタTr1のゲート線には配線容量（図示せず）が付加されるが、その容量の大きさが容量素子2の容量に対して無視できる程度であれば、ノードEの電位V₂は、V₂-(V_{CC}-V_{th})と変化する。さらに、電位V₂≤V_{CC}-V_{th}の場合、第2の端子Bの電位電位V₃はしきい値電圧V_{th}に低下する。尚、以上の記載はトランジスタTr1とTr4のしきい値電圧が等しいことを前提としている。このようにして、有機エレクトロルミネッセンス素

子10に逆バイアスが印加されることになる。

【0044】このように、スイッチの設定を切換えるだけで、有機エレクトロルミネッセンス素子への逆バイアスの印加が実現できる。そして、新たにマイナス電源などの追加電源を用意する必要がないので、消費電力が増加したり、コストが大幅に増大することはない。

【0045】図6は、第3の実施例による駆動回路の内部構成を示すブロック図である。同図においては、特開平11-272233号公報に記載されている回路を駆動回路1としている。すなわち、駆動回路1は、有機エレクトロルミネッセンス素子10の動作状態を制御するための駆動トランジスタTr1と、このトランジスタTr1をオン状態に保持するための電荷を蓄積する容量素子2と、外部信号に応じて容量素子2の電荷の蓄積状態を制御する充電制御トランジスタTr5とを含んで構成されている。そして、駆動回路1においては、容量素子2を構成する一方の電極は駆動トランジスタTr1のゲート電極に電気的に接続され、容量素子2を構成する他方の電極はGNDに電気的に接続されている。さらに、

10 駆動トランジスタTr1を構成する一方のソースまたはドレインは第1の端子Aに電気的に接続され、駆動トランジスタTr1を構成する他方のソースまたはドレインは第2の端子Bに電気的に接続されている。このため、第1の端子Aと第2の端子Bとが駆動トランジスタTr1のソース及びドレインを介して電気的に接続されることになる。尚、同図におけるトランジスタTr1、Tr6は、Pチャネル型トランジスタ、トランジスタTr5、Tr7はNチャネル型トランジスタである。また、ダイオード接続されたトランジスタTr6は、トランジスタTr1のしきい値のばらつきを補償する効果がある。

20

【0046】この駆動回路において、第1の端子Aと第2の端子Bの電気的接続状態は、スイッチ21及び22によって、電源電位V_{CC}及びGNDに切換えられる。すなわち、有機エレクトロルミネッセンス素子10を発光させる場合には、スイッチ21を電源電位V_{CC}側に設定し、スイッチ22をGND側に設定する。この状態においてトランジスタTr5をオン状態にし、トランジスタTr6を介して容量素子2を充電する。この充電レベル40 に応じてトランジスタTr1のソースードレイン間のコンダクタンスを制御し、有機エレクトロルミネッセンス素子10に電流を流せば良い。

【0047】一方、有機エレクトロルミネッセンス素子10に逆バイアスを印加する場合には、スイッチ21をGND側に設定し、スイッチ22を電源電位V_{CC}側に設定すれば良い。この場合、図7に示されているように、最初に充電制御トランジスタTr5のゲート電極に印加する電位V_{scan}を電源電位V_{CC}にして容量素子2を充電する。このとき、トランジスタTr1をオンさせるのに50 充分な電荷を容量素子2に保持させる（充電する）期間

だけ電源電位 V_{CC} にする。データ線 V_{DATA} はトランジスタ T_{r1} がオンする電位になっていることが必要である。この充電後、スイッチ 21 を切換えて第1の端子 A の電位 V_D を V_{CC} から GND に低下させ、さらにその後スイッチ 22 を切換えて第3の端子 C の電位 V_S を GND から V_{CC} に上昇させる。なお、 T_{r7} はリセット用のトランジスタであり、有機エレクトロルミネッセンス素子 10 に逆バイアスをかけているときには、このトランジスタ T_{r7} をオフ状態にするために電位 V_{rscan} を GND に保持しておく。

【0048】このように、スイッチの設定を切換えるだけで、有機エレクトロルミネッセンス素子に逆バイアスを印加できる。そして、新たにマイナス電源などの追加電源を用意する必要がないので、消費電力が増加したり、コストが大幅に増大することはない。

【0049】なお、以上の各実施例においては、タイミングをずらして2つのスイッチ 21 及び 22 を切換えているが、これらスイッチを同時に切換えても良いことは明らかである。切換え制御するための制御信号を、タイミングをずらして2つのスイッチに入力すれば、異なるタイミングで2つのスイッチを切換えることができる。この場合、2つのスイッチそれぞれの制御信号を、異なる段数のバッファを介して入力すれば良い。

【0050】ところで、以上では有機エレクトロルミネッセンス素子を用いたアクティブマトリクス型表示装置の駆動回路について説明したが、本発明の適用範囲はこれに限られず、例えば、TFT-LCD、FED (Field Emission Display)、電気泳動素子や電場反転素子、レーザーダイオード、LEDなど、有機エレクトロルミネッセンス素子以外の電気光学素子を用いたアクティブマトリクス型表示装置にも適用することができる。

【0051】つぎに、以上に説明した駆動回路 1 を備えて構成されるアクティブマトリクス型表示装置を適用した電子機器のいくつかの事例について説明する。図 14 はこのアクティブマトリクス型表示装置を適用したモバイル型のパーソナルコンピュータの構成を示す斜視図である。この図において、パーソナルコンピュータ 1100 は、キーボード 1102 を備えた本体部 1104 と、表示ユニット 1106 とにより構成され、この表示ユニット 1106 が前記アクティブマトリクス型表示装置 100 を備えている。

【0052】また、図 15 は前述の駆動回路を備えて構成されるアクティブマトリクス型表示装置 100 をその表示部に適用した携帯電話機の構成を示す斜視図である。この図において、携帯電話機 1200 は、複数の操作ボタン 1202 のほか、受話口 1204 、送話口 1206 とともに、前記のアクティブマトリクス型表示装置 100 を備えている。

【0053】また、図 16 は前述の駆動回路を備えて構成されるアクティブマトリクス型表示装置 100 をその

ファインダに適用したデジタルスチルカメラの構成を示す斜視図である。なお、この図には外部機器との接続についても簡易的に示している。ここで通常のカメラは、被写体の光像によりフィルムを感光するのに対し、デジタルスチルカメラ 1300 は、被写体の光像を CCD (Charge Coupled Device) などの撮像素子により光電変換して撮像信号を生成する。デジタルスチルカメラ 1300 におけるケース 1302 の背面には、アクティブマトリクス型表示装置 100 が設けられ、CCD

10 による撮像信号に基づいて表示を行う構成になっており、アクティブマトリクス型表示装置 100 は被写体を表示するファインダとして機能する。また、ケース 1302 の観察側（図においては裏面側）には、光学レンズやCCDなどを含んだ受光ユニット 1304 が設けられている。

【0054】撮影者が駆動回路に表示された被写体像を確認しシャッタボタン 1306 を押下すると、その時点におけるCCDの撮像信号が、回路基板 1308 のメモリに転送・格納される。また、このデジタルスチルカメラ 1300 にあっては、ケース 1302 の側面に、ビデオ信号出力端子 1312 と、データ通信用の入出力端子 1314 とが設けられている。そして、図に示されるように、前者のビデオ信号出力端子 1312 にはテレビモニタ 1430 が、また、後者のデータ通信用の入出力端子 1314 にはパーソナルコンピュータ 1430 が、それぞれ必要に応じて接続される。さらに、所定の操作により回路基板 1308 のメモリに格納された撮像信号が、テレビモニタ 1430 や、パーソナルコンピュータ 1440 に出力される構成になっている。

30 【0055】なお、本発明のアクティブマトリクス型表示装置 100 が適用される電子機器としては、図 14 のパーソナルコンピュータや、図 15 の携帯電話、図 16 のデジタルスチルカメラの他にも、液晶テレビや、ビューファインダ型、モニタ直視型のビデオテープレコーダ、カーナビゲーション装置、ページャ、電子手帳、電卓、ワードプロセッサ、ワークステーション、テレビ電話、POS端末、タッチパネルを備えた機器等などが挙げられる。そして、これらの各種電子機器の表示部として、前述したアクティブマトリクス型表示装置 100 が適用可能であることは言うまでもない。

【0056】

【発明の効果】以上説明したように本発明は、第1の電位からなる第1の電源と第2の電位からなる第2の電源との接続状態をスイッチで切換えることにより、新たにマイナス電源などの追加電源を用意する必要がなく、消費電力の増加やコストの増大をほとんど伴わずに逆バイアス印加を実現できるという効果がある。

【図面の簡単な説明】

【図1】本発明による有機エレクトロルミネッセンス素子駆動回路の実施の一形態を示すブロック図である。

【図2】本発明による有機エレクトロルミネッセンス素子駆動回路の第1の実施例を示すブロック図である。

【図3】図2の有機エレクトロルミネッセンス素子駆動回路の動作を示す波形図である。

【図4】本発明による有機エレクトロルミネッセンス素子駆動回路の第2の実施例を示すブロック図である。

【図5】図4の回路の動作を示す波形図である。

【図6】本発明による有機エレクトロルミネッセンス素子駆動回路の第3の実施例を示すブロック図である。

【図7】図6の回路の動作を示す波形図である。

【図8】従来の有機エレクトロルミネッセンス素子駆動回路の構成例を示すブロック図である

【図9】図8の回路の動作を示す波形図である

【図10】従来の有機エレクトロルミネッセンス素子駆動回路の他の構成例を示すブロック図である。

【図1-1】図1-0の回路の動作を示す波形図である。

【図12】従来の有機エレクトロルミネッセンス素子駆動回路の構成例を示すブロック図である。

【図1-2】図1-2の回路の動作を元に波形図を示す。

【図13】図12の回路の動作を示す波形図である。

図1

16

【図14】本発明の一実施例による駆動回路を備えたアクティブラーマトリクス型表示装置を、モバイル型のパーソナルコンピュータに適用した場合の一例を示す図である。

【図15】本発明の一実施例による駆動回路を備えたアクティブラーマトリクス型表示装置を、携帯電話機の表示部に適用した場合の一例を示す図である。

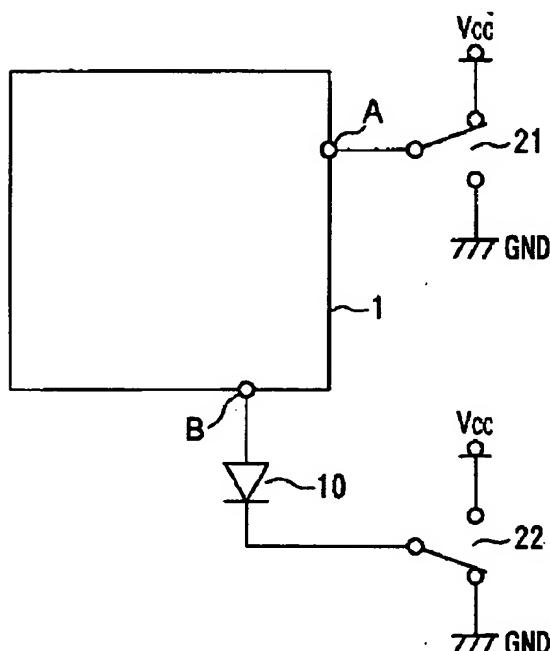
【図16】本発明の一実施例による駆動回路を備えたアクティブマトリクス型表示装置を、ファインダ部分に適用したデジタルスチルカメラの斜視図を示す図である

「物語」

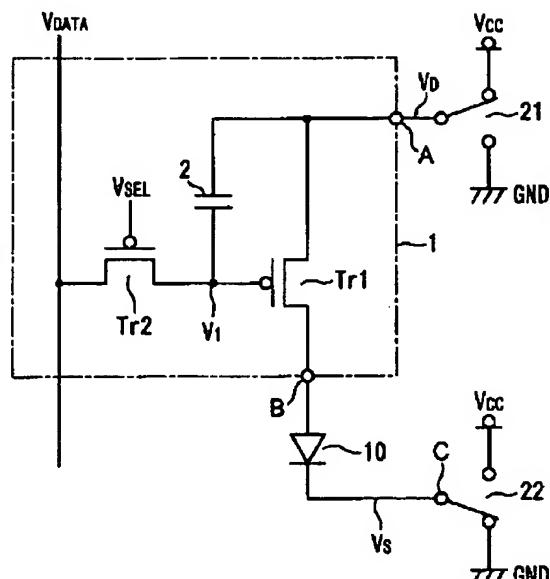
【特長の説明】

- 1 駆動回路
- 2 容量素子
- 4 電流源
- 10 有機エレクトロルミネッセンス素子
- 21, 22 スイッチ
- T_r1～T_r7 トランジスタ

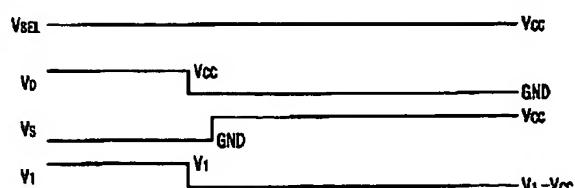
[图 11]



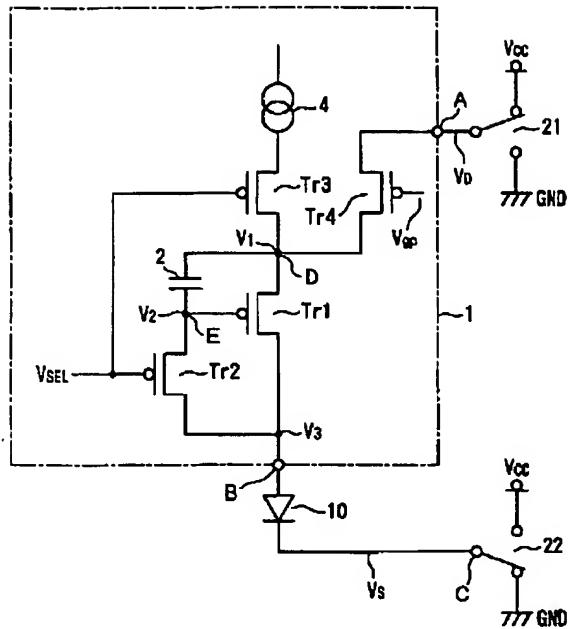
[図2]



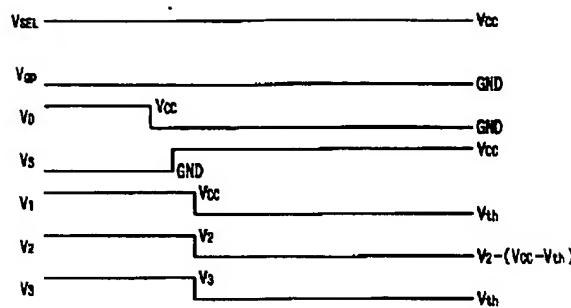
[図3]



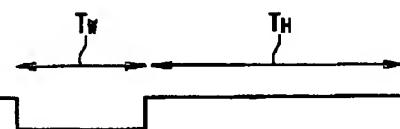
【図4】



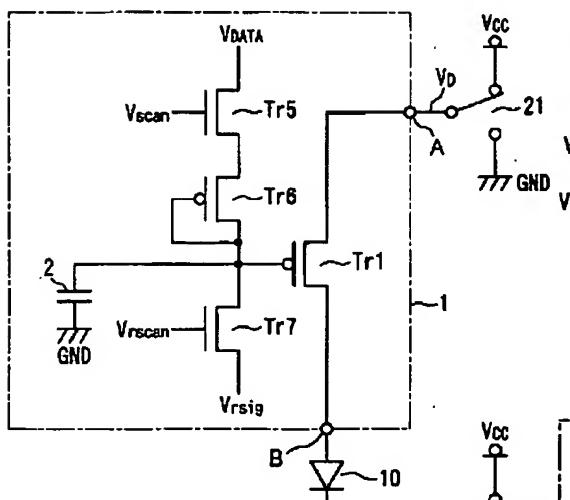
【図5】



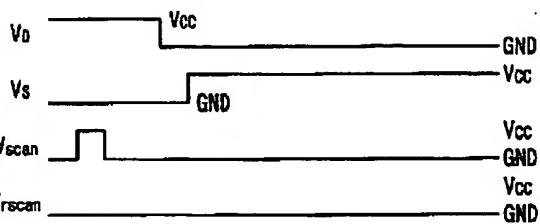
【図9】



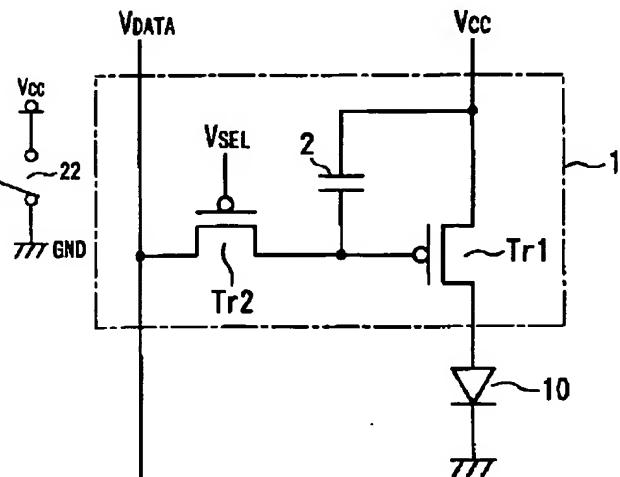
【図6】



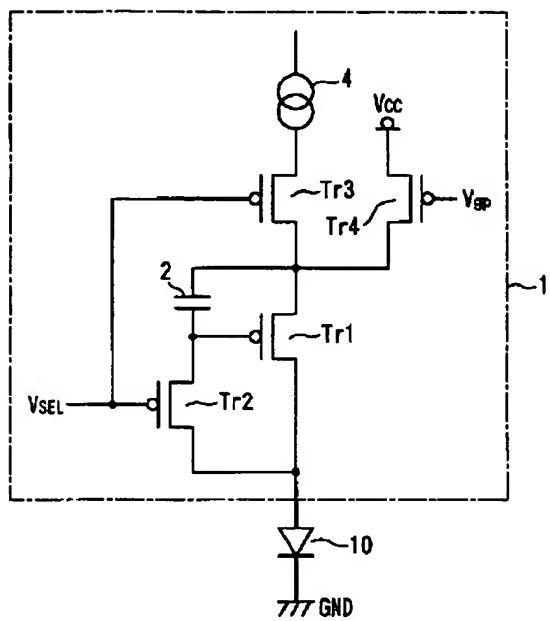
【図7】



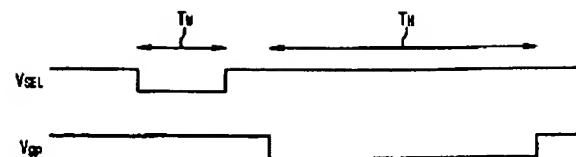
【図8】



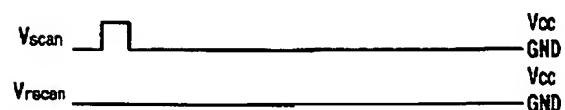
〔图10〕



[図11]

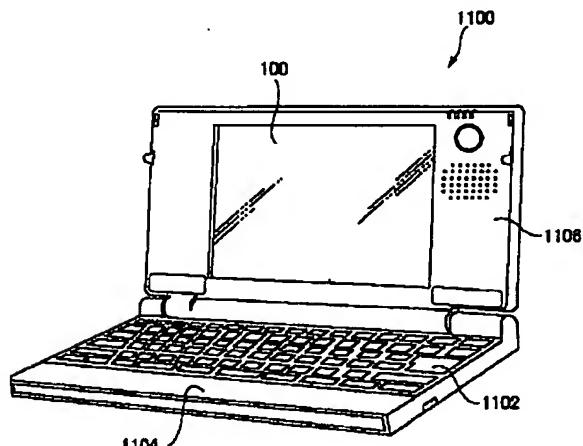
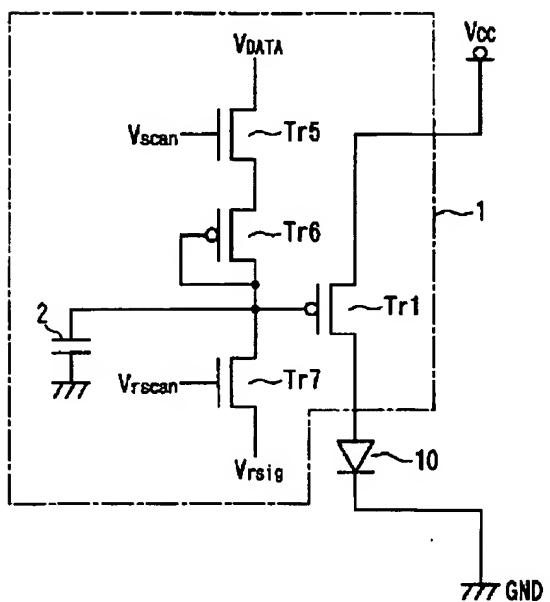


【图 13】

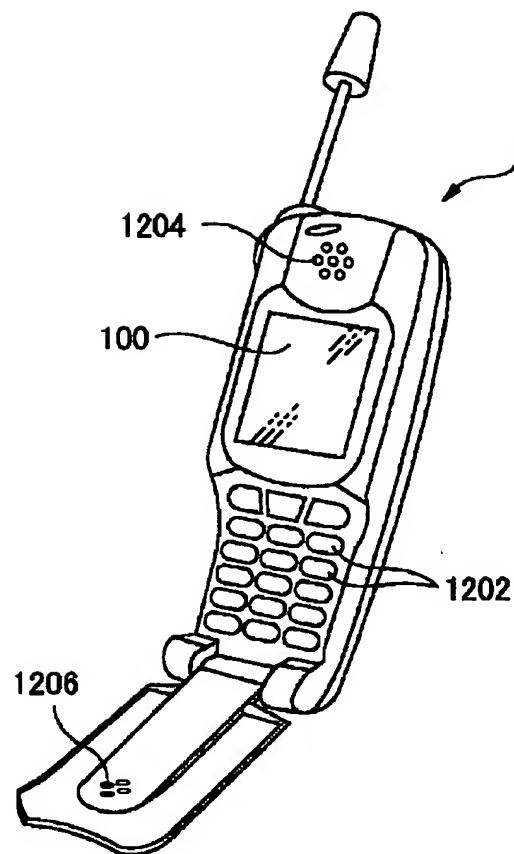


〔図14〕

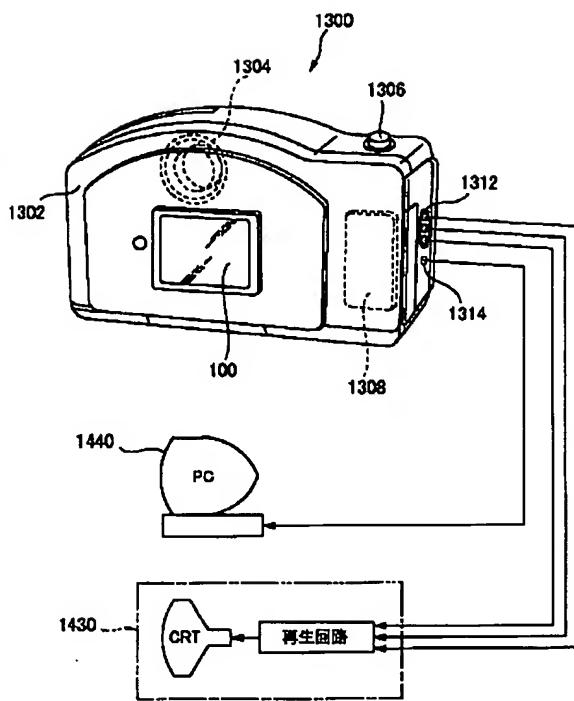
[图 12]



【図15】



【図16】



フロントページの続き

(51) Int. Cl. 7

H 05 B 33/14

識別記号

F I

H 05 B 33/14

テマコード' (参考)

A

발송번호: 9-5-2006-064527590
발송일자: 2006.10.31
제출기일: 2006.12.31.

수신 시설 강남구 삼성동 71-15 우첨빌딩(문&문
국제특허법률사무소)
문두현



특허청
의견제출통지서

출원인명 칭 세이코 엔지니어링 가부시키가이샤 (출원인코드: 510060004567)
주소 일본 도쿄도 신주쿠구 니시신주쿠 2초메 4-1
대리인명 칭 문두현 외 1명
주소 서울 강남구 삼성동 71-15 우첨빌딩(문&문국제특허법률사무소)
출원번호 10-2006-0083468
발명의명 칭 단위 회로, 전자 회로, 전기 광학 장치 및 전자 장치

이 출원에 대한 심사결과 아래와 같은 거절이유가 있어 특허법 제63조의 규정에 의하여 이를 통지하오니 의견이 있거나 보정이 필요할 경우에는 상기 제출기일까지 의견서[특허법 시행규칙 별지 제25호의2서식] 또는/일 보정서[특허법시행규칙 별지 제5호서식]를 제출하여 주시기 바랍니다.(상기 제출기일에 대하여 매회 1월 단위로 연장을 신청할 수 있으며, 이 신청에 대하여 별도의 기간연장승인통지는 하지 않습니다.)

[이유]

이 출원의 특허청구범위 제1~20항에 기재된 발명은 그 출원전에 이 발명이 속하는 기술분야에서 통상의 지식을 가진 자가 아래에 지적한 것에 의하여 용이하게 발명할 수 있는 것으로
특허법 제29조제2항의 규정에 의하여 특허를 받을 수 없습니다.

[아래]

1. 본 출원발명은 유기EL 디스플레이의 화소구조 및 구동방법에 관한 것으로써, 상기 청구범위에 기재된 발명의 주요 내용은, 화소가 구동용 트랜지스터(제1 트랜지스터, 제1Tr), 스위칭 용 Tr, 캐패시터 및, 선택적으로 구도용 Tr의 다이오드결선을 제어하는 제3 Tr을 추가, 구비할 수 있으며, 주사 신호에 의해 스위칭 Tr을 통해 게조전류가 흐르고, 이때의 구동용 Tr의 게이트-소스간 전압이 캐패시터에 의해 저장되고 1프레임간 발광이 유지되는 구성인 바.
2. 이는 액티브 구동형 유기 EL 디스플레이의 전형적인 2 Tr, 1Cap의 전형적인 구성이며, 하기
에 첨부된 인용발명에의 도2에 도시되어 있고, 또 도4에는 이외에도 구동용 Tr(Tr1)을 다이
오드 결선하는 Tr2의 구성이 개시되어 있는 바, 본 출원발명의 회로 구성 및 구동방법은 인
용발명의 기술사상과 유사합니다.
3. 따라서, 본 출원의 상기 청구범위에 기재된 발명은 본 발명이 속하는 기술분야에서 통상의
지식을 가진 자가 인용발명을 통해서 용이하게 발명할 수 있는 것으로 판단됩니다.

[첨부]

첨부1 - 인용발명 : 일본공개특허공보 평14-169510호(2002.06.14) 1부. 끝.

2006.10.31

특허청

정보통신심사본부

영상기기심사팀

심사관

천대식



<< 안내 >>

귀하께서는 특허법 제47조제2항의 규정에 의하여 특허출원서에 최초로 첨부한 명세서 또는 도면에 기재된 사항의 범위 안에서 명세서 또는 도면을 보정할 수 있음을 알려드립니다.

(경고 : 최후거절이유동지 후 일 특허거절결정에 대한 심판 청구시의 보정은 삼기 요건보다 더 엄격한 기준이 적용됨을 알려드립니다)

* 다만, 2001년 7월 1일 전에 제출된 특허출원의 경우에는 구 특허법(2001.2.3. 법률 제6411호로 개정되기 전의 것) 제47조제2항의 규정에 의하여 특허출원서에 최초로 첨부된 명세서 또는 도면의 요지를 변경하지 아니하는 범위 안에서 명세서 또는 도면을 보정할 수 있습니다.

명세서 또는 도면 등의 보정서를 전자문서로 제출할 경우 매건 3,000원, 서면으로 제출할 경우 매건 13,000원의 보정료를 납부하여야 합니다.

보정되는 접수번호를 부여받아 이를 '납부자번호'로 '특허로 등의 접수규칙' 별지 제1호서식에 기재하여, 접수번호를 부여받은 날의 다음 날까지 납부하여야 합니다. 다만, 납부일이 공휴일(토요휴무일을 포함한다)에 해당하는 경우에는 그날 이후의 첫 번째 근무일까지 납부하여야 합니다.

보정료는 국고수납은행(대부분의 시중은행)에 납부하거나, 인터넷지로(www.giro.or.kr)로 납부할 수 있습니다. 다만, 보정서를 우편으로 제출하는 경우에는 보정료에 상응하는 등장환율을 동봉하여 제출하시면 특허청에서 납부해드립니다.

기타 문의사항이 있으시면 ☎042)481-5871로 문의하시기 바랍니다.

서식 또는 접차에 대하여는 특허고객 센터(☎1544-8080)로 문의하시기 바랍니다.

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.